

18 Documents

| Publication numbers | Title | Current assignees |
|---------------------|---|----------------------|
| BR202013022091 U2 | fonte ininterrupta integrada a um computador | POSITIVO INFORMATICA |
| BR201105550 A2 | tablet dotado de transmissor infravermelho e método | POSITIVO INFORMATICA |
| BR102013004343 A2 | Circuito de gerenciamento de tensões em computador desktop | POSITIVO INFORMATICA |
| BR102012031799 A2 | Arquitetura de chaveamento pcie | POSITIVO INFORMATICA |
| BR102012015947 A2 | Display para tv por assinatura | POSITIVO INFORMATICA |
| BR102012008417 A2 | Sistema de acesso seguro a um computador e computador dotado de dito sistema | POSITIVO INFORMATICA |
| BR201106421 A2 | Computador dotado de dispositivo de iluminação | POSITIVO INFORMATICA |
| UY---4082 Q | Configuración aplicada en centro para educación de realidad aumentada | POSITIVO INFORMATICA |
| BR9001379U U2 | receptor híbrido para tv dotado de saída rgb analógica | POSITIVO INFORMATICA |
| BR8900527U Y1 | aperfeiçoamentos introduzidos em mesa educacional | POSITIVO INFORMATICA |
| BR8800596U U2 | gabinete de computador | ZHENGJI COMPUTER |
| MX2005PA003416 A | Recreational and educational system for language learning in general. | POSITIVO INFORMATICA |
| BR200400533 A | Método dedicado para gerenciar a ordenação geral de documentos em formato eletrônico em geral | POSITIVO INFORMATICA |
| BR200400166 A | Método dedicado para troca de páginas em programas com conjunto de páginas em geral | POSITIVO INFORMATICA |
| BR200400165 A | Método dedicado para associação de notas em programas com documentos em formato eletrônico em geral | POSITIVO INFORMATICA |
| BR200400095 B1 | Sistema educacional e recreativo para aprendizado de linguagens em geral | POSITIVO INFORMATICA |
| BR8302741U Y8 | mesa educacional | POSITIVO INFORMATICA |
| BR9803618 B1 | mesa educacional. | POSITIVO INFORMATICA |

fonte ininterrupta integrada a um computador BR202013022091 U2

| | |
|--|--|
| <p>Current assignees POSITIVO INFORMATICA*</p> <p>Inventors EDERSON CICHACZEWSKI ENÉZIO SATORU YOSHIDA TRISTÃO RAFAEL KOHLER COSTA RAPHAEL MENDES MOTTA ROBSON ADUR</p> <p>Priority data including date 2013BR-U022091 2013-08-29</p> | <p>IPC - International classification G06F-001/30* H02H-003/12 H03L-005/02</p> |
|--|--|

| | | | |
|--|--|---|--|
| <p>Family BR202013022091 U2 2017-07-18</p> | | <p>BR202013022091 U1 2016-11-22</p> | |
|--|--|---|--|

(BR202013022091)

fonte ininterrupta integrada a um computador fonte de alimentação de energia ininterrupta integrada em computadores de mesa, associada a uma bateria interna, um circuito de alimentação e um programa de controle que permite a hibernação automática segura de um computador em caso de falta de energia, preservando os dados em uso.

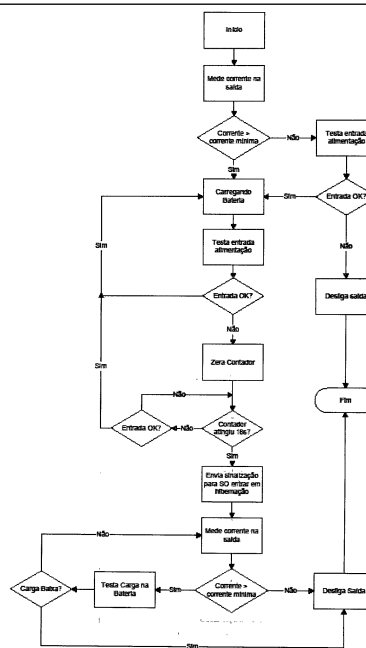








Figura 1

**tablet dotado de transmissor infravermelho e método
BR201105550 A2**

| | |
|--|--|
| <p><u>Current assignees</u> POSITIVO INFORMATICA*</p> <p><u>Inventors</u> NETO ANTÔNIO CARLOS SEVERINO</p> <p><u>Priority data including date</u> 2011BR-0005550 2011-11-11</p> | <p><u>IPC - International classification</u> G08C-023/04* H04B-001/034 H04N-005/232</p> |
|--|--|

| | | | | | | | |
|-----------------------------|----|------------|---|-----------------------------|----|------------|---|
| <u>Family</u> | | | | | | | |
| BRPI1105550 | A2 | 2015-11-10 |    | BRPI1105550 | A1 | 2014-11-04 |    |

(BRPI1105550)

tablet dotado de transmissor infravermelho e método. computador do tipo tablet, dotado de led emissores e receptores de luz infravermelha e seu chip microcontrolador correspondente, integrados, capaz de comunicar-se e controlar dispositivos eletro-eletrônicos controlados remotamente por meio da tecnologia de infravermelho, como por exemplo televisores, dvd players, aparelhos de som, sendo hábil em atuar de maneira unidirecional ou bidirecional, tanto recebendo quanto emitindo sinais infravermelhos. o emissor infravermelho possibilita que o tablet efetue o controle tal como um controle remoto universal. deste modo as características únicas de um tablet garantem que sejam disponibilizadas funcionalidades extras onde não são possíveis de serem efetuadas com um controle remoto comum.

Circuito de gerenciamento de tensões em computador desktop BR102013004343 A2

| | |
|---|--|
| <p>Current assignees POSITIVO INFORMATICA*</p> <p>Inventors CICHACZEWSKI EDERSON TRISTAO ENEZIO SATORU YOSHIDA KOHLEK COSTA RAFAEL MENDES MOTTA RAPHAEL ADUR ROBSON</p> <p>Priority data including date 2013BR-0004343 2013-02-25</p> | <p>IPC - International classification G06F-021/81 H02H-009/00*</p> |
|---|--|

| | |
|--|--|
| <p>Family BR102013004343 A2 2013-12-03 </p> | <p>BR102013004343 A1 2013-09-24 </p> |
|--|--|

| | | | |
|--|---|---|--|
| <p>(BR102013004343) CIRCUITO DE GERENCIAMENTO DE TENSÕES EM COMPUTADOR DESKTOP. Circuito que identifica quaisquer tensões providas de fontes de alimentação dos tipos ATX, CA/CC 12V-24V, em computadores do tipo desktop, adaptando-se de modo automático às tensões fornecidas com o auxílio de conversor CC/CC integrado à placa-mãe, sem a necessidade de configurações manuais e possibilitando usar o conector ATX de 24 pinos como saída para a alimentação de periféricos.</p> | <small>República Federativa do Brasil Ministério do Desenvolvimento, Indústria e Comércio Exterior Instituto Nacional da Propriedade Industrial</small> | <p>(21) BR 10 2013 004343-5 A2</p> <p>(22) Data de Depósito: 25/02/2013 (43) Data da Publicação: 03/12/2013 (RPI 2239)</p> | <p>(51) Int.Cl.: H02H 9/00 G06F 21/81</p> |
| <p>(54) Título: CIRCUITO DE GERENCIAMENTO DE TENSÕES EM COMPUTADOR DESKTOP</p> <p>(73) Titular(es): Positivo Informática S.A.</p> <p>(72) Inventor(es): Ederson Cichaczewski, Enézio Satoru Yoshida Tristão, Rafael Kohler Costa, Raphael Mendes Motta, Robson Adur</p> <p>(74) Procurador(es): Natan Baril</p> | <p>(57) Resumo: CIRCUITO DE GERENCIAMENTO DE TENSÕES EM COMPUTADOR DESKTOP. Circuito que identifica quaisquer tensões providas de fontes de alimentação dos tipos ATX, CA/CC 12V-24V, em computadores do tipo desktop, adaptando-se de modo automático às tensões fornecidas com o auxílio de conversor CC/CC integrado à placa-mãe, sem a necessidade de configurações manuais e possibilitando usar o conector ATX de 24 pinos como saída para a alimentação de periféricos.</p> | | |

Arquitetura de chaveamento pcie BR102012031799 A2

| | |
|---|---|
| <p>Current assignees POSITIVO INFORMATICA*</p> <p>Inventors CICHACZEWSKI EDERSON TRISTAO ENEZIO SATORU YOSHIDA KOHLEK COSTA RAFAEL ADUR ROBSON MENDES MOTTA RAPHAEL</p> <p>Priority data including date 2012BR-0031799 2012-12-13</p> | <p>IPC - International classification G06F-001/16*</p> |
|---|---|

| | | | | | | | | |
|---------------|----------------|----|------------|--|----------------|----|------------|--|
| Family | BR102012031799 | A2 | 2013-10-29 | | BR102012031799 | A1 | 2013-06-25 | |
|---------------|----------------|----|------------|--|----------------|----|------------|--|

(BR102012031799)

ARQUITETURA DE CHAVEAMENTO PCIE. Circuito que se utiliza de resistores 0R (0<87>, 0Ohm) para permitir que na montagem da placa mãe, escolha-se, por meio de chaveamento entre chipset e portas PCI express (PCIe), a conexão de n barramentos do chipset a (n+1) periféricos dentre um conjunto majorado de possibilidades de montagem de interfaces, sem incorrer nos inconvenientes da falta de integridade de sinais, ruídos, interferências e problemas similares.

(21) BR 10 2012 031 799-0 A2

(22) Data de Depósito: 13/12/2012
(43) Data da Publicação: 29/10/2013
(RPI 2234)

(51) Int.Cl.:
G06F 1/16

54) Titulo: ARQUITETURA DE CHAVEAMENTO PCIE

73) Titular(es): Positivo Informática S.A.

72) Inventor(es): Ederson Cichaczewski, Enézio Satoru Yoshida Tristão, Rafael Kohler Costa, Raphael Mendes Motta, Robson Adur

74) Procurador(es): Natan Baril

(57) Resumo: ARQUITETURA DE CHAVEAMENTO Circuito que se utiliza de resistores 0R (0Ω, 0Ohm) para permit na montagem da placa mãe, escolha-se, por meio de chavea entre chipset e portas PCI express (PCIe), a conexão barramentos do chipset a (n+1) periféricos dentre um co majorado de possibilidades de montagem de interfaces, sem n nos inconvenientes da falta de integridade de sinais, r interferências e problemas similares.

Display para tv por assinatura BR102012015947 A2

| | |
|---|--|
| <p><u>Current assignees</u> POSITIVO INFORMATICA*</p> <p><u>Inventors</u> MANCILLA JOSE MARIO BLACO</p> <p><u>Priority data including date</u> 2012BR-0015947 2012-06-27</p> | <p><u>IPC - International classification</u> H04N-021/414*</p> |
|---|--|

| | |
|---|---|
| <u>Family</u> | |
| BR102012015947 A2 2013-10-29 | BR102012015947 A1 2013-08-06 |

| | | | |
|---|---|---|--|
| <p>(BR102012015947)</p> <p>DISPLAY PARA TV POR ASSINATURA. Aparelho Set Top box, comumente conhecido por receptor de sinais, utilizado em sistemas de distribuição de conteúdos audiovisuais de televisão aberta ou por assinatura, dotado de um display de vídeo integrado e respectivo controle remoto, passível de incorporação de dispositivos que permitam a conexão com a internet, tal como um modem, e dispositivos de comunicação com outros equipamentos, tais como computadores e monitores.</p> | <small>República Federativa do Brasil Ministério do Desenvolvimento, Indústria e do Comércio Exterior Instituto Nacional da Propriedade Industrial</small> | <p>(21) BR 10 2012 015947-3 A2</p> <p>(22) Data de Depósito: 27/06/2012 (43) Data da Publicação: 29/10/2013 (RPI 2234)</p> | <small>* B R 1 0 2 0 1 2 0 1 5 9 4 7 A</small> <p>(51) Int.Cl.: H04N 21/414</p> |
| <p>54) Título: DISPLAY PARA TV POR ASSINATURA</p> <p>73) Titular(es): POSITIVO INFORMATICA S.A</p> <p>72) Inventor(es): José Mario Blaco Mancilla</p> <p>74) Procurador(es): Natan Baril</p> | <p>(57) Resumo: DISPLAY PARA TV POR ASSINATURA. Ap Set Top box, comumente conhecido por receptor de sinais, uti em sistemas de distribuição de conteúdos audiovisuais de tel aberta ou por assinatura, dotado de um display de vídeo integr respectivo controle remoto, passível de incorporação de dispo que permitam a conexão com a internet, tal como um mod dispositivos de comunicação com outros equipamentos, tais computadores e monitores.</p> | | |

Sistema de acesso seguro a um computador e computador dotado de dito sistema

BR102012008417 A2

| | |
|---|--|
| <p>Current assignees POSITIVO INFORMATICA*</p> <p>Inventors FERGUTZ LAURINEI SERBENA WILSON</p> <p>Priority data including date 2012BR-0008417 2012-04-10</p> | <p>IPC - International classification</p> <p>G06F-019/00* G06F-021/31 G16Z-099/00</p> |
|---|--|

| | |
|--|--|
| Family | |
| <p>AR090639 A1 2014-11-26 </p> <p>BR102012008417 A2 2013-11-19 </p> | <p>BR102012008417 A1 2013-02-19 </p> |

(BR102012008417)

SISTEMA DE ACESSO SEGURO A UM COMPUTADOR E COMPUTADOR DOTADO DE DITO SISTEMA. Método de acesso seguro a um computador mediante o uso de uma senha previamente gravada em fábrica e que não pode ser alterada. O sistema consiste em dotar de uma memória não volátil e disponível somente para leitura (ROM - ready only memory) de uma senha original de fábrica que não pode mais ser alterada ou apagada.

República Federativa do Brasil
Ministério do Desenvolvimento, Indústria e Comércio Exterior
Instituto Nacional da Propriedade Industrial

(41) BR 10 2012 008417-1 A2

(22) Data de Depósito: 10/04/2012
 (43) Data da Publicação: 19/11/2013
 (RPI 2237)

(51) *Int.Cl.:*
 G06F 21/31

(54) **Título:** SISTEMA DE ACESSO SEGURO A UM COMPUTADOR E COMPUTADOR DOTADO DE DITO SISTEMA

(73) **Titular(es):** Positivo Informática S.A.

(72) **Inventor(es):** Laurnei Fergutz, Wilson Serbena

(57) **Resumo:** SISTEMA DE ACESSO SEGURO A COMPUTADOR E COMPUTADOR DOTADO DE DITO SIST. Método de acesso seguro a um computador mediante o uso de senha previamente gravada em fábrica e que não pode ser alterada. O sistema consiste em dotar de uma memória não volátil e disponível somente para leitura (ROM - ready only memory) de uma senha original de fábrica que não pode mais ser alterada ou apagada.

Computador dotado de dispositivo de iluminação BR201106421 A2

Current assignees

POSITIVO INFORMATICA*

Inventors

COSTA RICARDO DE SOUZA

Priority data including date

2011BR-0006421 2011-12-26

IPC - International classification

G02F-001/015 G06F-003/147* G06F-009/00
G09F-009/33

Family

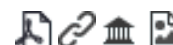
[BRPI1106421](#)

A2 2014-07-29



[BRPI1106421](#)

A1 2013-07-23



(BRPI1106421)

COMPUTADOR DOTADO DE DISPOSITIVO DE ILUMINAÇÃO. Computador dotado de dispositivo de iluminação, formado por um painel dotado de N linhas e M colunas compostas por LED RGB, capazes de mostrar desenhos e textos. A idéia de integrar LED RGB é possibilitar a interação dos mesmos por meio de softwares, com objetivo de agregar diversas funcionalidades, tais como alertas de email e mensagens, previsão do tempo, alertas de carga de bateria, personalização de cores sem a necessidade de mudar de dispositivos, entre outros.

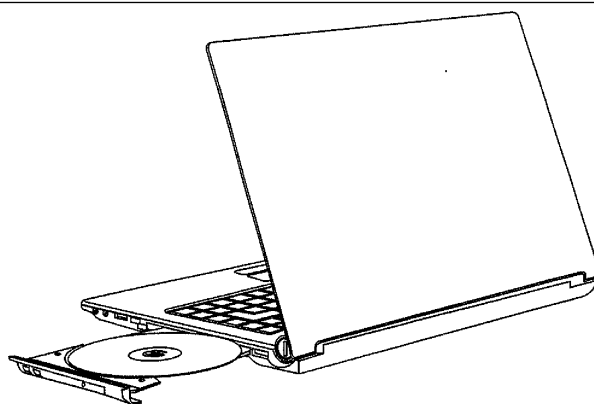


Fig. 1

Configuración aplicada en centro para educación de realidad aumentada UY---4082 Q

| | |
|---|--|
| <u>Current assignees</u> POSITIVO INFORMATICA* | <u>IPC - International classification</u> A47B-037/02* |
| <u>Inventors</u> RONALDO DUSCHENES DARI BECK | |
| <u>Priority data including date</u> 2010BR-F005541 2010-12-27 | |

| |
|--|
| <u>Family</u> UY4082 Q 2011-07-29   |
|--|

receptor híbrido para tv dotado de saída rgb analógica
BR9001379U U2

| | |
|--|---|
| <p><u>Current assignees</u> POSITIVO INFORMATICA*</p> <p><u>Inventors</u> SARAIVA JOSE ABDALA GERSON JOAO</p> <p><u>Priority data including date</u> 2010BR-U001379 2010-08-06</p> | <p><u>IPC - International classification</u></p> <p>H04N-005/455 H04N-007/01* H04N-007/173</p> |
|--|---|

















| |
|--|
| <p><u>Family</u> BRMU9001379 U2 2012-12-18   </p> |
|--|

(BRMU9001379)

RECEPTOR HÍBRIDO PARA TV DOTADO DE SAÍDA RGB ANALÓGICA Receptor híbrido de sinais de rádio frequência analógico e digital para televisores ou dispositivos similares, que contém entrada de sinais de rádio frequência e saída RGB analógica. O sistema possui arquitetura específica para recepção de sinais de televisão digital, televisão analógica e rádio em frequência modulada. O módulo receptor é uma unidade física independente, contida em seu próprio gabinete, provido de um conector de entrada de sinal e de um conector de saída de vídeo analógico RGB, que pode ser conectado ao monitor. Possibilita a escolha entre modos de operação, de acordo com a conveniência do usuário, utilizando um monitor de vídeo padrão de livre escolha.

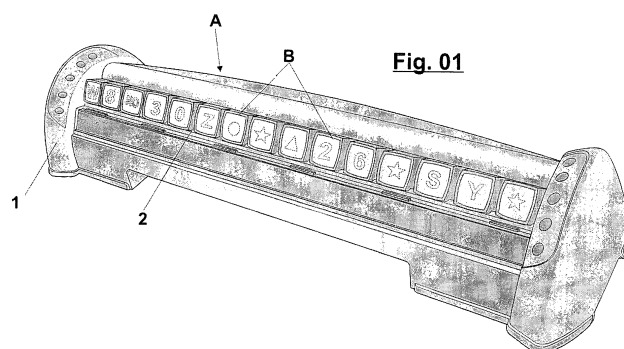
aperfeiçoamentos introduzidos em mesa educacional BR8900527U Y1

| | | | | | | | | | | |
|--|--|-------------|--------------|-------------|-------------|-------------|--|--------------|-------------|-------------|
| <p>Current assignees POSITIVO INFORMATICA*</p> <p>Inventors MICHAEL KULCZYNSKYJ ROGER ANTONIO FINGER</p> <p>Priority data including date 2009BR-U000527 2009-03-27 2010WO-BR00110 2010-03-29</p> | <p>IPC - International classification</p> <table style="width: 100%; border: none;"> <tr> <td style="width: 33%;">A47B-037/00</td> <td style="width: 33%;">A47B-041/00*</td> <td style="width: 33%;">G09B-001/00</td> </tr> <tr> <td>G09B-003/00</td> <td>G09B-019/00</td> <td></td> </tr> </table> <p>CPC - Cooperative classification</p> <table style="width: 100%; border: none;"> <tr> <td style="width: 33%;">G09B-001/06*</td> <td style="width: 33%;">G09B-001/30</td> <td style="width: 33%;">G09B-019/06</td> </tr> </table> | A47B-037/00 | A47B-041/00* | G09B-001/00 | G09B-003/00 | G09B-019/00 | | G09B-001/06* | G09B-001/30 | G09B-019/06 |
| A47B-037/00 | A47B-041/00* | G09B-001/00 | | | | | | | | |
| G09B-003/00 | G09B-019/00 | | | | | | | | | |
| G09B-001/06* | G09B-001/30 | G09B-019/06 | | | | | | | | |

| | | | | | | | | | | | | | |
|-----------------------------|----|------------|---|---|---|---|-------------------------------|----|------------|---|---|---|---|
| Family | | | | | | | | | | | | | |
| BRMU8900527 | Y1 | 2017-06-27 |  |  |  |  | BRMU8900527 | U2 | 2010-11-30 |  |  |  |  |
| CN102439647 | A | 2012-05-02 |  |  |  |  | WO2010/108249 | A1 | 2010-09-30 |  |  |  |  |













(BRMU8900527)

aperfeiçoamentos introduzidos em mesa educacional refere-se o presente modelo a equipamentos educativos em geral, mais especificamente a aperfeiçoamentos introduzidos em mesa educacional, desenvolvidos para sanar os problemas apresentados no estado da técnica, em especial, apresentar aos usuários uma mesa educacional que não apresente erros no encaixe e na leitura dos blocos, e que não haja alteração na leitura por interferências externas. itens significativos que proporcionam aos estudantes e demais usuários a confiança no equipamento e a certeza de estar aprendendo da forma correta.



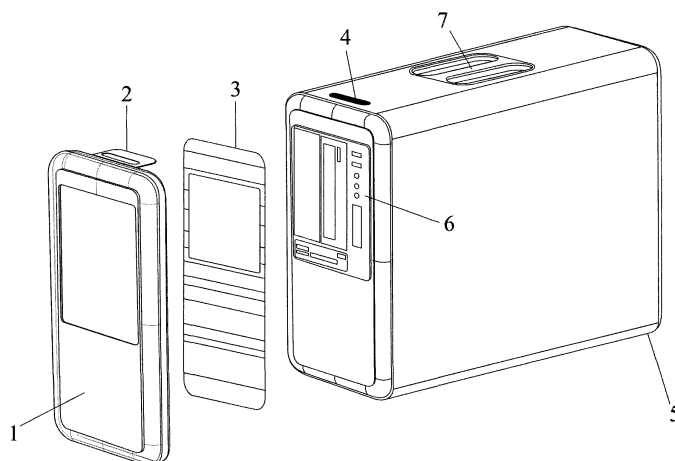
gabinete de computador BR8800596U U2

| | |
|--|--|
| <p>Current assignees POSITIVO INFORMATICA ZHENGJI COMPUTER*</p> <p>Inventors SUAREZ ROBERT FIGUEIROA RICARDO</p> <p>Priority data including date 2008BR-U000596 2008-07-15</p> | <p>IPC - International classification A47B-081/00* G06F-001/18* H05K-005/00</p> |
|--|--|

| | | | | | | | |
|-----------------------------|----|------------|---|-----------------------------|----|------------|---|
| Family | | | | | | | |
| CN201336007 | Y | 2009-10-28 |     | BRMU8800596 | U1 | 2008-12-09 |     |
| BRMU8800596 | U2 | 2009-07-28 |     | | | | |

(BRMU8800596)

GABINETE DE COMPUTADOR. Gabinete para computador cujo painel frontal é transparente e permite o intercâmbio de etiquetas providas de motivos, podendo ser coloridas ou com conceitos culturais, personalizando o aspecto visual do gabinete. Essa troca de aparência se realiza mediante o acionamento de um botão que libera a etiqueta alocada, permitindo sua substituição. Adicionalmente, o gabinete possui uma alça embutida que facilita o transporte do conjunto. Outras variações do painel do gabinete poderio ocorrer. O painel frontal poderá ser fixo e transparente contendo em seu plano de fundo figuras decorativas. Ainda, o painel frontal poderá ser fixo e colorido contendo ilustrações e/ou cores decorativas estampadas no próprio painel.



**Recreational and educational system for language learning in general.
MX2005PA003416 A**

| | |
|---|--|
| <p><u>Current assignees</u> POSITIVO INFORMATICA*</p> <p><u>Inventors</u> RIDDER SOFIA VON FINGER ROGER ANTONIO</p> <p><u>Priority data including date</u> 2005MX-PA03416 2005-03-31</p> | <p><u>IPC - International classification</u> G06F-009/06*</p> |
|---|--|

| |
|--|
| <p><u>Family</u> MXPA05003416 A 2011-03-03  </p> |
|--|

(MXPA05003416)

RECREATIONAL AND EDUCATIONAL SYSTEM FOR LANGUAGE LEARNING IN GENERAL. The present patent is described as a recreational and educational system for language learning in general which, according to the characteristics thereof, possesses as a principle to provide the formation of a recreational and educational system (1) with a proprietary and specific structure based on the perfect and harmonious interaction between a proprietary central unit (2) with a set of specific auxiliary materials and a computer with a set of particular computer programs, in order to provide a practical and multi-sensory approach to the learning of several different languages,; by means of a proper and unlimited interaction between the target audience and the subject to be approached and having as a basis the incorporation of a proprietary structure possessing a properly integrated and symmetrically arranged central unit (2), a set of didactic blocks (3), a support mat (4), an identifying computer program and a set of computer programs with particular activities containing sound and image.

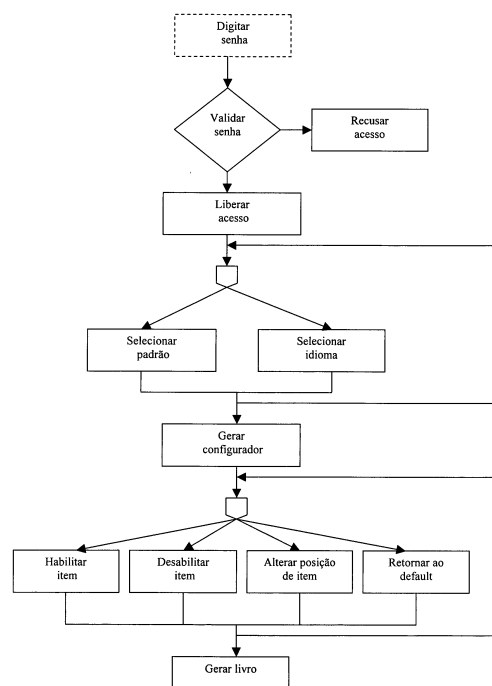
Método dedicado para gerenciar a ordenação geral de documentos em formato eletrônico em geral BR200400533 A

| | |
|--|---|
| <p>Current assignees POSITIVO INFORMATICA*</p> <p>Inventors PACIORNIK FERNANDO BRANCO PARAHUARI SOLNOWSKI STAA RICARDO VON</p> <p>Priority data including date 2004BR-0000533 2004-04-20</p> | <p>IPC - International classification G06F-016/11*</p> |
|--|---|

| | | | | | | | |
|--------------------------------------|----------|-------------------|--|--------------------|-----------|-------------------|--|
| <p>Family BRPI0400533</p> | <p>A</p> | <p>2005-12-06</p> | | <p>BRPI0400533</p> | <p>A1</p> | <p>2004-06-22</p> | |
|--------------------------------------|----------|-------------------|--|--------------------|-----------|-------------------|--|

(BRPI0400533)

"MÉTODO DEDICADO PARA GERENCIAR A ORDENAÇÃO GERAL DE DOCUMENTOS EM FORMATO ELETRÔNICO EM GERAL". Descreve-se a presente patente como uma metodologia computacional própria e específica que proporciona uma interface flexível, eficiente e amigável para interagir diretamente com os métodos e eventos relacionados ao gerenciamento da ordenação geral de documentos em formato eletrônico, baseado na identificação de comandos realizados, com vistas a permitir a qualquer tipo de usuário uma forma de se executar a ordenação das unidades, subunidades, capítulos, itens dos capítulos entre outros, ou seja, alterar a composição geral destes documentos em formato eletrônico e, tendo como base, a incorporação de uma estruturação seqüenciada na seleção de um item, na alteração de sua configuração e no salvamento.



Método dedicado para troca de páginas em programas com conjunto de páginas em geral

BR200400166 A

| | |
|---|--|
| <p>Current assignees POSITIVO INFORMATICA*</p> <p>Inventors PACIORNIK FERNANDO BRANCO PARAHUARI SOLNOWSKI STAA RICARDO VON</p> <p>Priority data including date 2004BR-0000166 2004-04-19</p> | <p>IPC - International classification G06K-009/62*</p> |
|---|--|

| | | | | | | | |
|-----------------------------|---|------------|---|-----------------------------|----|------------|---|
| Family | | | | | | | |
| BRPI0400166 | A | 2005-12-06 |     | BRPI0400166 | A1 | 2004-05-25 |     |

(BRPI0400166)

"MÉTODO DEDICADO PARA TROCA DE PÁGINAS EM PROGRAMAS COM CONJUNTO DE PÁGINAS EM GERAL". Descreve-se a presente patente como uma metodologia computacional própria e específica que proporciona uma interface flexível, eficiente e amigável para interagir diretamente com os métodos e eventos relacionados à troca de páginas em documentos eletrônicos associados a conjuntos de páginas, com vistas a permitir a qualquer tipo de usuário uma forma totalmente diferenciada de se executar a troca de páginas baseada na captura e reconhecimento da escrita sobre uma superfície específica e, tendo como base, independentemente das plataformas e dos equipamentos computacionais, a incorporação de uma estrutura seq³enciada na captura da escrita, reconhecimento da escrita, verificação da validade da escrita e efetivação da troca de página como elemento gerador da troca de página.

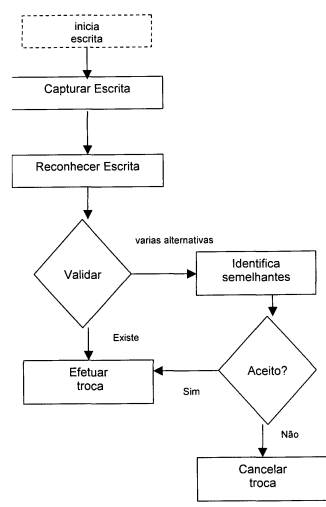


Fig.1

Método dedicado para associação de notas em programas com documentos em formato eletrônico em geral BR200400165 A

| | |
|--|---|
| <p>Current assignees POSITIVO INFORMATICA*</p> <p>Inventors PACIORNIK FERNANDO BRANCO PARAHUARI SOLNOWSKI STAA RICARDO VON</p> <p>Priority data including date 2004BR-0000165 2004-04-19</p> | <p>IPC - International classification G06F-017/21*</p> |
|--|---|

| | | | | | | | |
|--------------------------------------|----------|-------------------|--|--------------------|-----------|-------------------|--|
| <p>Family BRPI0400165</p> | <p>A</p> | <p>2005-12-13</p> | | <p>BRPI0400165</p> | <p>A1</p> | <p>2004-05-25</p> | |
|--------------------------------------|----------|-------------------|--|--------------------|-----------|-------------------|--|

(BRPI0400165)

"MÉTODO DEDICADO PARA ASSOCIAÇÃO DE NOTAS EM PROGRAMAS COM DOCUMENTOS EM FORMATO ELETRÔNICO EM GERAL". Descreve-se a presente patente como uma metodologia computacional própria e específica que proporciona uma interface flexível, eficiente e amigável para interagir diretamente com os métodos e eventos relacionados à associação de notas em documentos eletrônicos associados a conjuntos de páginas, com vistas a permitir a qualquer tipo de usuário uma forma eficiente e flexível de inserir, alterar e excluir notas em vários formatos sobre textos de documentos em formatos eletrônicos empregados nos mais diversos equipamentos computacionais, com estas notas associadas diretamente à página ou trecho onde foram inseridas e, tendo como base, a incorporação de uma estruturação seqüenciada na inserção de uma nota, na associação da nota ao trecho e a página, na alteração opcional das características da nota e na escrita sobre a nota, sendo que a ordem destes passos pode ser alterada e repetida de acordo com a conveniência do usuário.

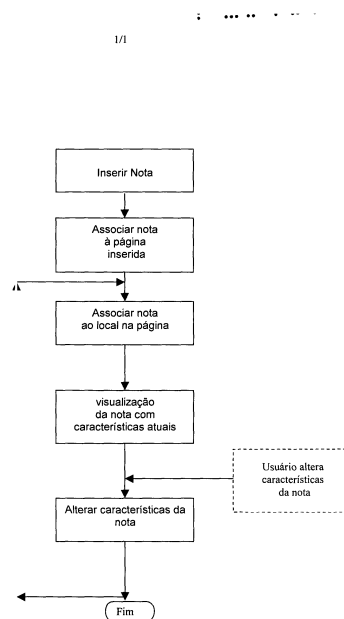


Fig. 1

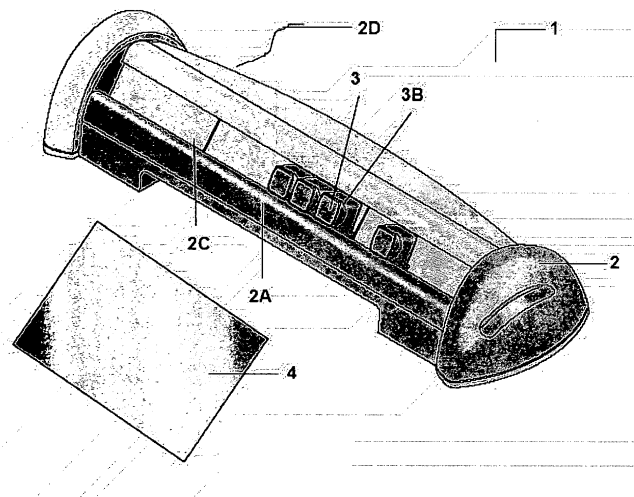
Sistema educacional e recreativo para aprendizado de linguagens em geral BR200400095 B1

| | | | | | | | | | | |
|---|--|-------------|-------------|-------------|--------------|-------------|-------------|--------------|-------------|-------------|
| <p>Current assignees POSITIVO INFORMATICA*</p> <p>Inventors RIDDER SOFIA VON FINGER ROGER ANTONIO</p> <p>Priority data including date 2004BR-0000095 2004-03-31</p> | <p>IPC - International classification</p> <table> <tr> <td>G06F-019/00</td> <td>G06Q-010/00</td> <td>G09B-001/00</td> </tr> <tr> <td>G09B-001/12*</td> <td>G09B-005/06</td> <td>G09B-019/06</td> </tr> </table> <p>CPC - Cooperative classification</p> <table> <tr> <td>G09B-001/00*</td> <td>G09B-005/06</td> <td>G09B-019/06</td> </tr> </table> <p>PCL - US patent classification PCLO: 434156000*</p> | G06F-019/00 | G06Q-010/00 | G09B-001/00 | G09B-001/12* | G09B-005/06 | G09B-019/06 | G09B-001/00* | G09B-005/06 | G09B-019/06 |
| G06F-019/00 | G06Q-010/00 | G09B-001/00 | | | | | | | | |
| G09B-001/12* | G09B-005/06 | G09B-019/06 | | | | | | | | |
| G09B-001/00* | G09B-005/06 | G09B-019/06 | | | | | | | | |

| | |
|---------------|---------------|
| Family | |
| BRPI0400095 | B1 2015-06-30 |
| EP1583060 | A3 2008-04-23 |
| KR20060045051 | A 2006-05-16 |
| BRPI0400095 | A 2005-12-13 |
| SG115826 | A1 2005-10-28 |
| JP2005292830 | A 2005-10-20 |
| US20050227209 | A1 2005-10-13 |
| CN1677454 | A 2005-10-05 |
| EP1583060 | A2 2005-10-05 |
| BRPI0400095 | A1 2004-05-25 |

(BRPI0400095)

"SISTEMA EDUCACIONAL E RECREATIVO PARA APRENDIZADO DE LINGUAGENS EM GERAL". Descreve-se a presente patente como um sistema educacional e recreativo para aprendizado de linguagens que, de acordo com as suas características, possui como principio propiciar a formação de um sistema educacional e recreativo (1) em estrutura própria e específica baseado na perfeita e harmónica interação entre um módulo central (2) próprio com um conjunto de materiais auxiliares específicos e um microcomputador com um conjunto de programas computacionais específicos, com vistas a proporcionar uma abordagem prática e multisensorial ao aprendizado das mais diversas linguagens, através de uma perfeita e ilimitada interação entre o público alvo e o assunto a ser abordado e, tendo como base, a incorporação de uma estrutura própria contendo integrados e simetricamente dispostos um módulo central (2), um conjunto de blocos didáticos (3), um tapete de apoio (4), um programa computacional de identificação e um conjunto de programas computacionais de atividades de imagens e sons.



mesa educacional BR8302741U Y8

Current assignees

POSITIVO INFORMATICA*

Inventors

BRANCO PARAHUARI SOLNOWSKI

Priority data including date

2003BR-U002741 2003-10-23

IPC - International classification

F16M-011/14*

Family

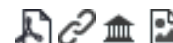
[BR8302741](#)

Y8 2015-11-24



[BR8302741](#)

U 2005-06-14



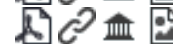
[BR8302741](#)

Y1 2013-10-08



[BRMU8302741](#)

U1 2004-04-13



(BR8302741)

"mesa educacional". descreve-se a presente patente como uma mesa educacional que, de acordo com as suas características, possui como princípio propiciar a formação de um gabinete educacional próprio e específico que interage de forma totalmente harmônica com um microcomputador, programas computacionais e materiais concretos complementares, com vistas a proporcionar diversas situações de aprendizagem por meio das quais grupos de alunos realizam atividades totalmente interativas envolvendo inúmeros temas curriculares e, tendo como base, a incorporação de uma estrutura própria contendo perfeitamente integrados e dispostos um módulo eletrônico, um conjunto de lâminas, um conjunto de cartões e um conjunto de materiais concretos complementares, viabilizando a formação de um conjunto único e didático, cuja forma e disposição interna e externa possibilitam o acoplamento a um microcomputador e seus acessórios.

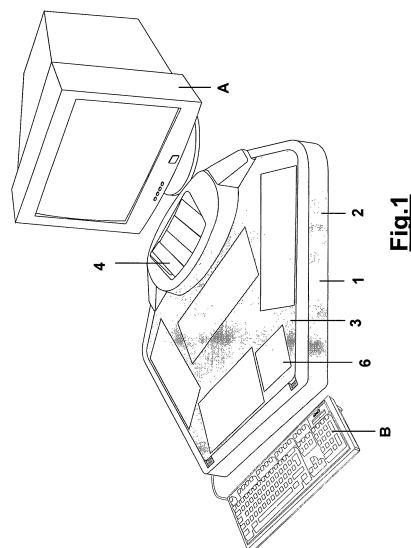








Fig.1

**mesa educacional.
BR9803618 B1**

| | |
|--|--|
| <p><u>Current assignees</u> POSITIVO INFORMATICA*</p> <p><u>Inventors</u> BARBALAT REBECA BERGER</p> <p><u>Priority data including date</u> 1998BR-0003618 1998-07-30</p> | <p><u>IPC - International classification</u> G09B-007/02*</p> |
|--|--|

| | | | | | |
|---------------------------|----|------------|---|---------------------------|--|
| <u>Family</u> | | | | | |
| BR9803618 | B1 | 2011-01-25 |    | BR9803618 | A 2000-05-16    |

(BR9803618)

"SISTEMA EDUCACIONAL", descreve-se a presente patente como um sistema educacional que por suas características, possibilita uma interface bem-sucedida aluno/computador através de uma mesa educacional própria. Com design e formato específico e de fácil compreensão para melhor adaptação a aprendizado do aluno, características de fácil manuseio e instalação, custo bastante acessível e, devido às suas características e dimensões, facilmente adaptável e qualquer local e outros idiomas e culturas. A patente em apreço compõe-se de uma mesa de atividade que compreende uma unidade para trabalho em grupo, blocos de apoio, além de um dinâmico programa de computador educacional, constituindo-se em um enfoque de aprendizagem para alunos de educação infantil à segunda série do ensino fundamental. A presente invenção foi concebida como um equipamento eletrônico com letras, símbolos, figuras e números que facilita o processos de alfabetização sendo acompanhado por diversos blocos e de um espaço para o encaixe dos mesmos. esta interface simples e muito especial enfoca o uso de palavras, símbolos, números e figuras cadastradas no programa de computador, associadas a imagens e sons.